(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005 年12 月15 日 (15.12.2005)

PCT

(10) 国際公開番号 WO 2005/119447 A1

(51) 国際特許分類7:

WO 2003/113447 A1

G06F 9/48

(21) 国際出願番号:

PCT/JP2005/006966

(22) 国際出願日:

2005 年4 月8 日 (08.04.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2004-163649

2004年6月1日(01.06.2004)

(71) 出願人(米国を除く全ての指定国について): 株式会 社ソニー・コンピュータエンタテインメント(SONY COMPUTER ENTERTAINMENT INC.) [JP/JP]; 〒 1070062 東京都港区南青山二丁目 6番 2 1号 Tokyo (JP).

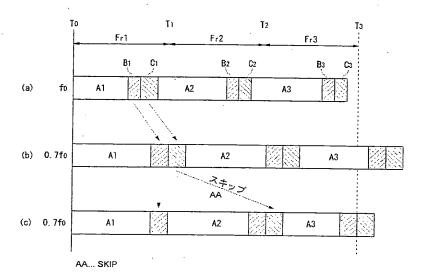
(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 安達 健一 (ADACHI, Kenichi) [JP/JP]; 〒1070062 東京都港区 南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 矢澤和明 (YAZAWA, Kazuaki) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 瀧口巖 (TAKIGUCHI, Iwao) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 今井敦彦 (IMAI, Atsuhiko) [JP/JP]; 〒1070062 東京都港区南青山二丁目 6 番 2 1 号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 田村哲

[続葉有]

(54) Title: TASK MANAGEMENT METHOD, TASK MANAGEMENT DEVICE, SEMICONDUCTOR INTEGRATED CIRCUIT, ELECTRONIC DEVICE, AND TASK MANAGEMENT SYSTEM

(54) 発明の名称: タスク管理方法、タスク管理装置、半導体集積回路、電子装置、およびタスク管理システム



(57) Abstract: A task management method divides a processing unit time into a protected band for guaranteeing the real time and a non-protected band not guaranteeing the real time. When the processing ability of the processor is lowered, execution of a task to be executed in the non-protected band is skipped when necessary. That is, when the operation frequency is lowered in order to suppress heat generation of the processor, instead of processing the task to be executed in the non-protected band with best effort, it is guaranteed that the task to be executed in the protected band is executed in real time. Thus, even when the operation frequency fluctuates, it is possible to appropriately manage the task and sufficiently exhibit the processing capability of the processor.

(57) 要約: このタスク管理方法は、処理の単位時間をリアルタイム性を保証する保護帯域とリアルタイム性を保証しない非保護帯域に分割し、プロセッサの処理能力が低下したとき、非保護領域において実行すべきタスクの実行を適宜スキップするものである。すなわち、プロセッサの発熱を抑える目的で動作周波数を低くした場合、非保護帯域において実行すべきタスクをベストエフォートで処理する代わりに、保護帯域で実行すべきタスク

WO 2005/119447